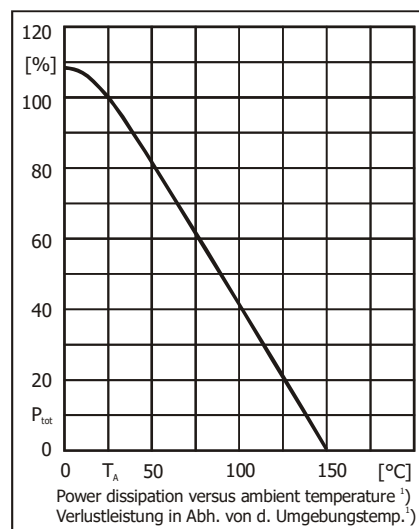


**Characteristics**
**Kennwerte**

		$T_j = 25^\circ\text{C}$	<b>Min.</b>	<b>Typ.</b>	<b>Max.</b>
DC current gain – Kollektor-Basis-Stromverhältnis <sup>1)</sup>					
$V_{CE} = 2\text{ V}, I_C = 5\text{ mA}$	all groups	$h_{FE}$	40	–	–
$V_{CE} = 2\text{ V}, I_C = 150\text{ mA}$	BCX56	$h_{FE}$	63	–	250
	BCX56-10	$h_{FE}$	63	–	160
	BCX56-16	$h_{FE}$	100	–	250
$V_{CE} = 2\text{ V}, I_C = 500\text{ mA}$	all groups	$h_{FE}$	25	–	–
Collector-Base breakdown voltage – Kollektor-Basis-Abbruch-Spannung					
$I_C = 100\text{ }\mu\text{A}, (E\text{ open})$		$V_{(BR)CBO}$	100 V	–	–
Collector-Emitter breakdown voltage – Kollektor-Emitter-Abbruch-Spannung					
$I_C = 10\text{ mA}, (B\text{ open})$		$V_{(BR)CEO}$	80 V	–	–
Emitter-Base breakdown voltage – Emitter-Basis-Abbruch-Spannung					
$I_E = 100\text{ }\mu\text{A}, (C\text{ open})$		$V_{(BR)EBO}$	5 V	–	–
Collector-Emitter saturation voltage – Kollektor-Emitter-Sättigungsspannung <sup>1)</sup>					
$I_C = 500\text{ mA}, I_B = 50\text{ mA}$		$V_{CEsat}$	–	–	0.5 V
Base-Emitter-voltage – Basis-Emitter-Spannung <sup>1)</sup>					
$V_{CE} = 2\text{ V}, I_C = 500\text{ mA}$		$V_{BE}$	–	–	1 V
Collector-Base cutoff current – Kollektor-Basis-Reststrom					
$V_{CB} = 30\text{ V}, (E\text{ open})$		$I_{CB0}$	–	–	100 nA
Emitter-Base cutoff current – Emitter-Basis-Reststrom					
$V_{EB} = 5\text{ V}, (C\text{ open})$		$I_{EB0}$	–	–	100 nA
Gain-Bandwidth Product – Transitfrequenz					
$V_{CE} = 5\text{ V}, I_C = 10\text{ mA}, f = 100\text{ MHz}$		$f_T$	–	130 MHz	–
Typical thermal resistance junction to ambient Typischer Wärmewiderstand Sperrschicht – Umgebung		$R_{thA}$	250 K/W <sup>2)</sup>		



**Disclaimer:** See data book page 2 or [website](#)  
**Haftungsausschluss:** Siehe Datenbuch Seite 2 oder [Internet](#)

- 1 Tested with pulses  $t_p = 300\text{ }\mu\text{s}$ , duty cycle  $\leq 2\%$  – Gemessen mit Impulsen  $t_p = 300\text{ }\mu\text{s}$ , Schaltverhältnis  $\leq 2\%$
- 2 Mounted on P.C. board with  $10\text{ mm}^2$  copper pad at the collector terminal 4  
Montage auf Leiterplatte mit  $10\text{ mm}^2$  Kupferbelag (Löt-pad) am Kollektor-Anschluss 4