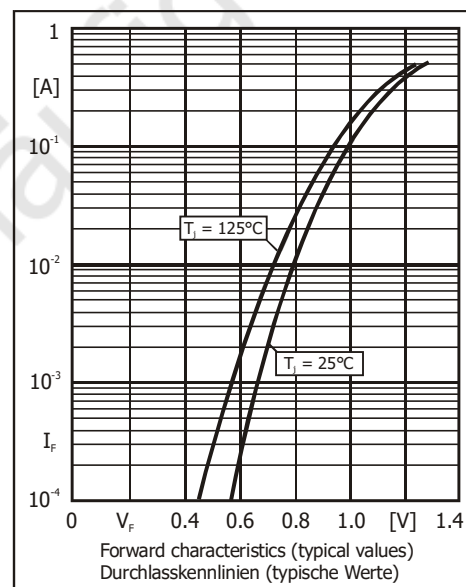
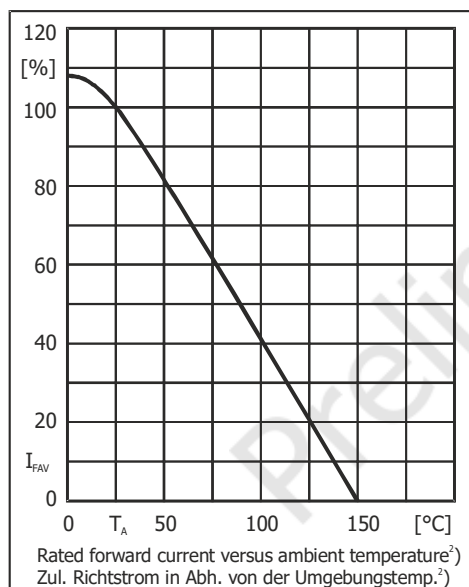


Characteristics

Kennwerte

Forward voltage Durchlass-Spannung ¹⁾	$T_j = 25^\circ \text{C}$	$I_F =$ 1 mA 10 mA 50 mA 150 mA	V_F	< 0.715 V < 0.855 V < 1.0 V < 1.25 V
Leakage current Sperrstrom ¹⁾	$T_j = 25^\circ \text{C}$	$V_R =$ 25 V 75 V	I_R	< 30 nA < 1 μA
	$T_j = 150^\circ \text{C}$	$V_R =$ 25 V 75 V	I_R	< 30 μA < 50 μA
Max. junction capacitance Max. Sperrschichtkapazität	$V_R = 0 \text{ V}, f = 1 \text{ MHz}$		C_T	< 1.5 pF
Reverse recovery time Sperrverzögerung	$I_F = 10 \text{ mA}$ über/ through $I_R = 10 \text{ mA}$ bis / to $I_R = 1 \text{ mA}$		t_{rr}	< 4 ns
Typical thermal resistance junction to ambient Typischer Wärmewiderstand Sperrschicht – Umgebung			R_{thA}	500 K/W ²⁾



Disclaimer: See data book page 2 or [website](#)
Haftungsschluss: Siehe Datenbuch Seite 2 oder [Internet](#)

- 1 Tested with pulses $t_p = 300 \mu\text{s}$, duty cycles $\leq 2 \%$
gemessen mit Impulsen $t_p = 300 \mu\text{s}$, Schaltverhältnis $\leq 2 \%$
- 2 Mounted on P.C. board with 3 mm² copper pad at each terminal
Montage auf Leiterplatte mit 3 mm² Kupferbelag (Löt-pad) an jedem Anschluss