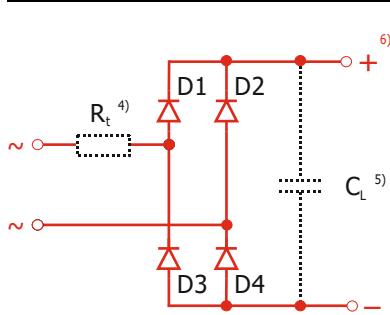
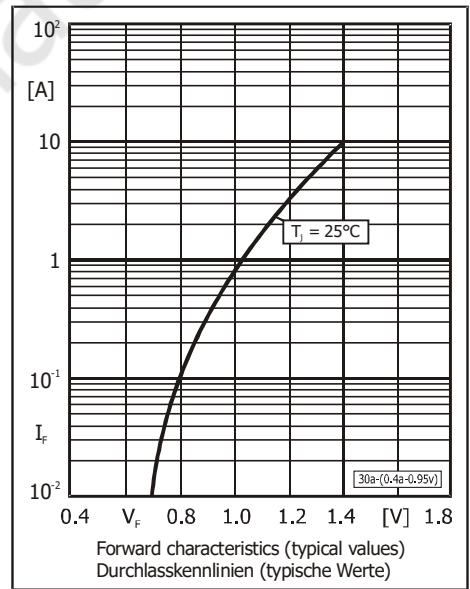
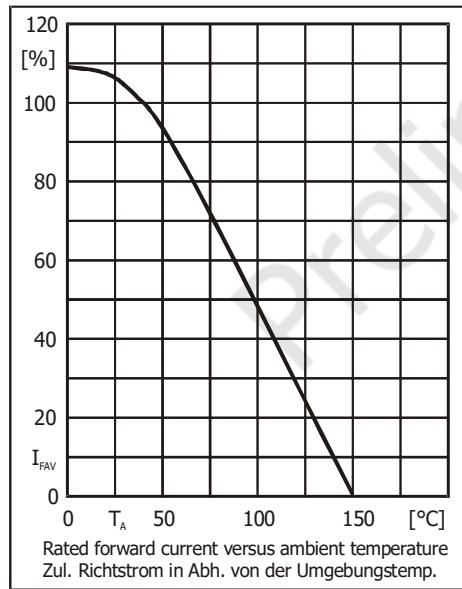


**Characteristics**

		<b>Kennwerte</b>		
Forward voltage Durchlass-Spannung	$T_j = 25^\circ\text{C}$	$I_F = 0.4 \text{ A}$ $I_F = 0.8 \text{ A}$	$V_F$	< 0.95 V <sup>1)</sup> < 1.1 V <sup>1)</sup>
Leakage current – Sperrstrom	$T_j = 25^\circ\text{C}$	$V_R = V_{RRM}$	$I_R$	< 5 $\mu\text{A}$
Reverse recovery time – Sperrverzug	$I_F = 0.5 \text{ A}$ through/über $I_R = 1 \text{ A}$ to $I_R = 0.25 \text{ A}$	$t_{rr}$	typ. 1500 ns <sup>1)</sup>	
Typical junction capacitance – Typische Sperrsichtkapazität	$V_R = 4 \text{ V}$	$C_J$	10 pF <sup>1)</sup>	
Thermal resistance junction to ambient (per device) Wärmewiderstand Sperrsicht – Umgebung (pro Bauteil)		$R_{thA}$	< 80 K/W <sup>2)</sup> < 62 K/W <sup>3)</sup>	
Thermal resistance junction to case (per device) Wärmewiderstand Sperrsicht – Gehäuse (pro Bauteil)		$R_{thT}$	< 25 K/W	



Type Typ	Recomm. protective resistance Empf. Schutzwiderstand $R_t [\Omega]$ <sup>4)</sup>	Admiss. load capacitor at $R_t$ Zul. Ladekondensator mit $R_t$ $C_L [\mu\text{F}]$ <sup>5)</sup>
ABS2	7.4	675
ABS4	14.8	338
ABS6	22.2	225
ABS8	29.6	169
ABS10	37.0	125



**Disclaimer:** See data book page 2 or [website](#)  
**Haftungsausschluss:** Siehe Datenbuch Seite 2 oder [Internet](#)

- 1 Valid per diode – Gültig pro Diode
- 2 Mounted on P.C. Board with 25 mm<sup>2</sup> copper pads at each terminal  
Montage auf Leiterplatte mit 25 mm<sup>2</sup> Kupferbelag (Lötpad) an jedem Anschluss
- 3 Mounted on Alumina Substrate 2500mm<sup>2</sup> with 1 mm<sup>2</sup> copper pads at each terminal  
Montage auf Aluminium-Substrat 2500mm<sup>2</sup> mit 1 mm<sup>2</sup> Kupferbelag (Lötpad) an jedem Anschluss
- 4  $R_t = V_{RRM} / I_{FSM}$   $R_t$  is the equivalent resistance of any protective element which ensures that  $I_{FSM}$  is not exceeded  
 $R_t$  ist der Ersatzwiderstand eines jeglichen Schutzelementes, welches ein Überschreiten von  $I_{FSM}$  verhindert
- 5  $C_L = 5 \text{ ms} / R_t$  If the  $R_t C_L$  time constant is less than a quarter of the 50Hz mains period,  $C_L$  can be charged completely in a single half wave of the mains. Hence,  $I_{FSM}$  occurs as a single pulse only!  
Falls die  $R_t C_L$  Zeitkonstante kleiner ist als 1/4 der 50Hz-Netzperiode, kann  $C_L$  innerhalb einer einzigen Netzhälbwelle komplett geladen werden.  $I_{FSM}$  tritt dann nur als Einzelpuls auf!
- 6 Bridge rectifier configuration, with four single diodes connected together  
Brückengleichrichterkonfiguration mit vier Dioden aufgebaut